

【添付資料】

「MB95D108A」「MB95R107A」の主な仕様

シリーズ		「MB95D108A」	「MB95R107A」
最小実行命令時間		0.1 マイクロ秒 (内部 10 メガヘルツ時)	
メモリ	ROM	60 キロバイト (フラッシュ)	60 キロバイト (マスク)
	RAM	2 キロバイト	
	FRAM	2 キロバイト (16 キロビット)	
通信機能	UART(注 1) または SIO	1 チャネル	
	LIN または UART	1 チャネル	
	I ² C	1 チャネル	
アナログ機能	10 ビット A/D	12 チャネル	
タイマー機能	16 ビットリロードタイマー	1 チャネル	
	16 ビット PPG タイマー	2 チャネル	
	8/16 ビット PPG タイマー	8 ビット 4 チャネル	
		16 ビット 2 チャネル	
	8/16 ビット 複合タイマー	8 ビット 4 チャネル	
		16 ビット 2 チャネル	
時計カウンター	1 チャネル		
ウォッチドッグタイマー	1 チャネル		
外部割り込み		12 チャネル	
I/O ポート		最大 55 本	
電源電圧		2.7~3.3V	
動作温度		-40~85°C	
パッケージ		LQFP (注 2) (64 ピン、0.5 ミリメートルピッチ、10 ミリメートル角)	

(注 1)UART (Universal Asynchronous Receiver Transmitter): 調歩同期式シリアル通信機能マクロ。クロック同期通信も可能。

(注 2)LQFP (Low-profile Quad Flat Package): 取り付け高さが 1.7 ミリメートル以下の表面実装プラスチックパッケージの一種。