

[添付資料 (2)]

【MB93461の主な仕様】

製品名	MB93461
プロセステクノロジー	0.13マイクロメートルプロセス CMOS
動作電源	外部：3.3V±0.15V、内部：1.4±0.05V
キャッシュ	命令：32KB (2ウェイ)、データ：32KB (2ウェイ)
最大動作周波数	400MHz
最大性能	800MIPS or 400MIPS + 3200MOPS
MMU (メモリ管理ユニット)	<ul style="list-style-type: none"> ・静的アドレス変換機構と動的アドレス変換機構による柔軟なメモリアクセス制御をサポート ・アドレス空間の属性：ユーザーモード保護、書込み保護、キャッシュابل、ノンキャッシュابل ・セグメント、ページサイズ：アドレス変換対象領域：16KB～512MB ・AMR (Address Map Register) エントリー数：命令 8エントリー、データ 12エントリー ・TLB (Translation Look-aside Buffer)構成：64エントリー x 2ウェイ (セットアソシアティブ型) ・動的アドレス変換方式：ソフトウェアテーブルウォーク
内蔵周辺回路 (コア部)	<ul style="list-style-type: none"> ・SDRAM インターフェース (最大32bit幅、133MHz動作) ・DMAC (8チャンネル) ・ローカルバスインターフェース (最大32bit幅、66MHz動作) ・割込みコントローラ (8つの外部割込み、15の内部割込みをサポート) ・UART (2チャンネル) ・タイマー (3チャンネル、16ビットタイマー/カウンター) ・DSU (デバッグサポートユニット)
内蔵周辺回路 (専用周辺)	ビデオ入出力、スケーラ、オーディオ入出力、USBホスト、USBファンクション、I ² C、カード・インターフェース(メモリースティック、SDカードに対応)
パッケージ	プラスチック・BGA, 420ピン (27mm x 27mm)