

【添付資料】

「MB86H60」の主な仕様

| | | |
|------------------|-----------|--|
| 内蔵CPU | | ARM1176JZF-S™ CPU (324メガヘルツ) |
| ビデオ | プロファイル | H. 264ハイプロファイル/Level4.0デコーダー、 MPEG-2 Videoメインプロファイル/High Levelデコーダー |
| | ビデオエンコーダー | PAL/NTSC/SECAMフォーマット対応、7チャンネル Video DAC内蔵、 Teletext/WSS/PDC/CC/VBID対応 |
| | インターフェース | ITU-R BT. 656入出力、デジタルRGB888出力、 YPrPbアナログHD出力 |
| オーディオ | 種別 | MPEG-1/2 Layer I/II/III、MPEG-2/4 AAC LC など |
| | チャンネル数 | 5.1チャンネル |
| | インターフェース | L/Rシリアル、S/P-DIF |
| TS処理 | フォーマット | MPEG-2 TS準拠 |
| | インターフェース | 出力1系統、入力3系統、DVBデスクランブラ内蔵 |
| | 暗号処理 | 3DES暗号化/復号化 |
| DDR2メモリインターフェース | | 2系統x16ビット幅 DDR2-SDRAM667 256メガビット~1ギガビット容 量SDRAMサポート |
| Flashメモリインターフェース | | Serial Flash、NOR Flash、NAND Flash対応 |
| ディスプレイ | | 5プレーン:BG(Back Ground)、Video、Cursor、OSDx2 |
| USB | | USB 2.0 High Speed OTG Controller |
| イーサネット | | イーサネット 10/100 Base-T Mac |
| ATA | | Multiword DMA ATA interface (毎秒16メガビット) |
| HDMI | | HDMI 1.2 Link and PHY with HDCP 1.1 |
| UPI | | NAND/NOR FLASH、Common Interface |
| ペリフェラル | | UARTx2、Smart Cardx2、I ² Cx2、GPIO、PWM、IR Rx/Tx、SPI出力 |
| 入力クロック周波数 | | 27メガヘルツ |
| 動作周波数 | | 内部:324メガヘルツ DDR2メモリインターフェース:324メガヘルツ |
| 消費電力 | | 1.2ワット(typ.) |
| パッケージ | | PBGA 484ピン 27ミリメートル平方(ボールピッチ1.0ミリ) |
| 製造テクノロジー | | 90ナノメートル |
| 電源 | | Core:1.2ボルト、I/O:3.3ボルト(一部5ボルトトレラント)、 DDR2メモリインターフェース:1.8ボルト |