

【添付資料】「MB91F467BA」の主な仕様

製品名	MB91F467BA
フラッシュメモリ	1メガバイト
フラッシュダイレクト マップキャッシュ (注1)	8キロバイト
データ RAM	24 キロバイト
命令/データ共通 RAM	16 キロバイト
DMA (注2)	5 チャンネル(以下、ch)
CAN (メッセージバッファ (注3) 数)	6ch (32)
LIN 対応 UART (注4)	7ch
I ² C (注5)	2ch
10 ビット A/D コンバーター	32ch
外部割込み	16ch
8/16 ビット PPG タイマー	16ch
16 ビット リロードタイマー	8ch
16 ビット フリーランタイマー	8ch
16 ビットインプット キャプチャー	8ch
16 ビットアウトプット コンペアー	8ch
リアルタイムクロック	○
ウォッチドッグタイマー	○
外部バス・SDRAM インターフェース	○
パッケージ	LQFP(注6)-144 ピン
電源電圧	3.0V~5.5V

(注1) フラッシュダイレクトマップキャッシュ：フラッシュメモリアクセス用のキャッシュ。

(注2) DMA：Direct Memory Access。CPU を介さずに外部メモリ、周辺回路の間でデータ転送を行う回路。

(注3) メッセージバッファ：送受信するデータを一時的に格納する記憶領域。

(注4) UART：Universal Asynchronous Receiver and Transmitter。外部デバイスとの同期、非同期通信を実現するインターフェース。

(注5) I²C：Inter IC Bus。フィリップス社が定義するシリアル通信方式の一種。複数の機器を2本の信号線でデータのやり取りを行うインターフェース。

(注6) LQFP(Low-profile Quad Flat Package)：取り付け高さが1.7ミリメートル以下の表面実装プラスチックパッケージの一種。