

【添付資料】「MB91F487」の主な仕様

製品名		「MB91F487」
最小実行命令時間		12.5 ナノ秒 (80MHz)
メモリ	ROM	512 キロバイト (フラッシュメモリ)
	RAM	32 キロバイト
通信機能	I ² C (注1)機能付き UART(注2)	3 チャンネル(以下、ch)
アナログ 機能	8/10 ビット A/D	4ch×2 ユニット 10ch×1 ユニット
タイマー 機能	多機能タイマー	2 ユニット
	16 ビットリロード タイマー	2ch
	8/16 ビット PPG タイマー	8 ビット×16ch (16 ビット×8ch)
	16/32 ビット ベースタイマー	16 ビット×4ch (32 ビット 2ch)
	ウォッチドッグ タイマー	1ch
外部割り込み		最大 11 本
DMAC		5ch
積和演算回路		1 ユニット (32 ビット×32 ビット+72 ビット=72 ビット演算 演算結果は 32 ビットへの丸め処理で抽出可能)
I/O ポート		最大 77 本
電源電圧		4.0~5.5 ボルト
動作温度		-40~+85°C
パッケージ		LQFP(注3)-100 ピン (0.5mm ピッチ、14mm 角)

(注 1) I²C : Philips社のI²Cバス通信機能マクロ。マイコンと周辺ICなど、LSI間の通信で使用される。

(注 2) UART : Universal Asynchronous Receiver Transmitter。調歩同期式シリアル通信機能マクロ。クロック同期通信も可能。

(注 3) LQFP : Low-profile Quad Flat Package。取り付け高さが1.7ミリメートル以下の表面実装プラスチックパッケージの一種。