

### 【主な仕様】

型格	MB95FV100-101	MB95FV100-102	MB95F108H	MB95F108
分類	評価用		フラッシュメモリ搭載品	
プロセス テクノロジー	CMOS 0.35 $\mu$ m			
動作電圧	2.7V~3.6V	3.0V~5.5V	2.2V~5.5V	1.8V~3.6V
メモリ	ROM	ROM : 60キロバイト(デュアルオペレーションフラッシュメモリ)		
	RAM	3.75キロバイト	2キロバイト	
最小命令実行時間	100ナノ秒			
通信インターフェース	I <sup>2</sup> C (注5)	2チャンネル	1チャンネル	
	UART (注6)	3チャンネル	2チャンネル	
外部割込み	16チャンネル		12チャンネル	
10ビット分解能A/D コンバーター	16チャンネル		12チャンネル	
タイマー機能	複合タイマー、PPG (注7)、時計、Watch Dog Timer (注8)			
LCDコントローラー	最大160画素対応		—	
パッケージ	FBGA-224		LQFP-64	

(注5) I<sup>2</sup>C (Inter IC BUS) インターフェース : Philips社提唱のI<sup>2</sup>Cバス通信機能。

(注6) UART (Universal Asynchronous Receiver Transmitter) : 調歩同期式シリアル通信機能。クロック同期通信も可能。

(注7) PPG (Programmable Pulse Generator Timer) : 任意の周期、およびパルス幅の出力波形を発生させるタイマー。

(注8) Watch Dog Timer : CPUの暴走検出用のタイマー。